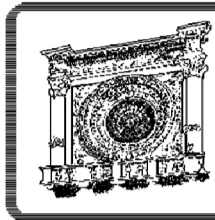


**Ordine degli
Ingegneri di
Brindisi**



**ordine
ingegneri
provincia
di lecce**



18 APRILE 2016

PROGRAMMA

- Ore 9:30** Registrazione dei partecipanti
- Ore 9:45** Saluti del Dirigente Scolastico Prof.ssa Maria Luisa Sardelli, del Presidente dell'Ordine degli Ingegneri di Brindisi Ing. Augusto Delli Santi e del Presidente dell'Ordine degli Ingegneri di Lecce Ing. Daniele De Fabrizio
- Ore 10:00** Evoluzione dei dispositivi a semiconduttore - Il ruolo delle FPGA oggi e negli scenari futuri – Achille Montanaro
- Ore 10:50** Dalla programmazione hardware ai processori software, nuovi approcci nella didattica dell'elettronica negli Istituti Tecnici – Salvatore Campeggio
- Ore 11:20** Sistemi embedded e riconfigurabilità run-time, nuove sfide per le FPGA
Emilio Fazzoletto (in collegamento skype dal KTH Royal Institute of Technology di Stoccolma)
- Ore 12:00** Il progetto dell'ITT "G. Giorgi" per l'utilizzo delle logiche programmabili Altera
Orlando De Giorgi
- Ore 12:30** Discussione
- Ore 13:00** Conclusione dei lavori

La sessione pomeridiana è dedicata allo sviluppo di progetti in ambiente Altera mediante l'uso delle schede programmabili realizzate dal Dipartimento di Elettronica dell'Istituto "G. Giorgi"

- Ore 14:45** Ritrovo dei partecipanti (numero limitato) presso i laboratori dell'ITT "G. Giorgi" ed assegnazione delle postazioni di lavoro
- Ore 15:00** Sviluppo di un progetto digitale in ambiente Altera Quartus
- Ore 18:00** Discussione finale e conclusione dei lavori